

Easy-On FFC/FPC 连接器核心产品指南，适用于硬件接口标准

标准							MIPI D-PHY	MIPI M-PHY	USB2.0	USB3.2 第 1 代	USB 3.2 第 2 代	USB 4 第 3 代	HDMI 2.1	DisplayPort 1.4	Serial ATA 3.0	PCI Express 3.0	PCI Express 4.0	PCI Express 5.0
阻抗 (Ω)							80 Ω 至 125 Ω	80 Ω 至 110 Ω	90 ± 15 Ω	90 ± 10 Ω	90 ± 10 Ω	85 ± 9 Ω	100 ± 10 Ω	100 ± 10 Ω	100 ± 15 Ω	85 ± 15 Ω	85 ± 12.5 Ω	85 ± 12.5 Ω
升压时间 [皮秒 (%)]							100ps (20% 至 80%)	200ps (10% 至 90%)	400ps (20% 至 80%)	50ps (20% 至 80%)	40ps (20% 至 80%)	20ps (20% 至 80%)	200ps (10% 至 90%)	130ps (20% 至 80%)	70ps (20% 至 80%)	35ps (10% 至 90%)	19ps (20% 至 80%)	15ps (20% 至 80%)
间距 (mm)	图片	高度 (mm)	系列号	接触部位	最大可用频率 (GHz)	数据传输率 (Gbps)												
0.20		0.95	504070	顶部	5	10	✓	✓	✓				✓	✓				
				底部	5	10	✓	✓	✓				✓	✓				
0.25		1.00	502078	底部	5	10	✓	✓	✓									
				顶部	5	10		✓	✓									
0.30		0.75	504754	顶部	10	20	✓	✓	✓	✓	✓		✓	✓	✓	✓		
				底部	5	10	✓	✓	✓				✓	✓	✓			
		0.90	502250	顶部	7	14	✓	✓	✓				✓	✓	✓			
				底部	6	12	✓	✓	✓				✓	✓				
		0.95	503566	底部	5	10	✓	✓	✓				✓	✓	✓			
				顶部	5	10	✓	✓	✓				✓	✓	✓			
		0.95	504740	底部	5	10	✓	✓	✓				✓					
				顶部	5	10	✓	✓	✓									
		1.15	502598	顶部	5	10	✓	✓	✓									
				底部	5	10		✓	✓									
0.40		0.65	221377	顶部	20	40	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
				底部	10	20	✓	✓	✓				✓					
		2.00	220363	底部	6	12		✓	✓									
				顶部	20	40	✓	✓	✓				✓	✓	✓			
0.50		0.90	221378	底部	20	40	✓	✓	✓				✓	✓	✓			
				顶部	20	40	✓	✓	✓	✓			✓	✓	✓	✓	✓	
		1.00	503480	顶部	20	40	✓	✓	✓	✓			✓	✓	✓			
				底部	20	40	✓	✓	✓				✓	✓	✓			
		1.20	51281	顶部	15	30	✓	✓	✓				✓		✓			
				底部	10	20	✓	✓	✓				✓	✓	✓			
		1.20	54548	底部	15	30	✓	✓	✓									
				顶部	10	20	✓	✓	✓				✓	✓	✓			

Easy-On FFC/FPC 连接器核心产品指南，适用于硬件接口标准

标准							MIPI D-PHY	MIPI M-PHY	USB2.0	USB3.2 第1代	USB 3.2 第2代	USB 4 第3代	HDMI 2.1	DisplayPort 1.4	Serial ATA 3.0	PCI Express 3.0	PCI Express 4.0	PCI Express 5.0
阻抗 (Ω)							80 Ω 至 125 Ω	80 Ω 至 110 Ω	90 ± 15 Ω	90 ± 10 Ω	90 ± 10 Ω	85 ± 9 Ω	100 ± 10 Ω	100 ± 10 Ω	100 ± 15 Ω	85 ± 15 Ω	85 ± 12.5 Ω	85 ± 12.5 Ω
升压时间 [皮秒 (%)]							100ps (20% 至 80%)	200ps (10% 至 90%)	400ps (20% 至 80%)	50ps (20% 至 80%)	40ps (20% 至 80%)	20ps (20% 至 80%)	200ps (10% 至 90%)	130ps (20% 至 80%)	70ps (20% 至 80%)	35ps (10% 至 90%)	19ps (20% 至 80%)	15ps (20% 至 80%)
间距 (mm)	图片	高度 (mm)	系列号	接触部位	最大可用频率 (GHz)	数据传输率 (Gbps)												
1.00		1.90	200528	底部	15	30	✓	✓	✓				✓	✓	✓			
		1.90	200529	底部	15	30	✓	✓	✓				✓	✓	✓			
		2.70	52207	顶部	5	10		✓	✓									
		3.00	52271	底部	5	10		✓	✓									
		3.10	52793	顶部	10	20	✓	✓	✓				✓	✓	✓			
		3.10	52852	底部	10	20	✓	✓	✓									
		5.10	52808	垂直	5	10	✓	✓	✓				✓	✓				
		5.75	52610	垂直	3	6			✓									
2.00		4.85	505147	底部	9	18	✓	✓	✓				✓	✓	✓			

“*本图表是根据模拟结果制作的。是否符合标准，以各规格中的阻抗要求为基准。
*请注意，连接器的阻抗值取决于客户的电路板设计，并且标准符合性可能因电路板设计而异。
*连接器的“可用频率”由插入损耗开始超过 -3dB 的频率决定。数据传输率的计算方法是将本图表中的“可用频率”翻倍。
*这些值未考虑回波损耗和串扰，但在评估连接器性能时必须考虑（除插入损耗之外）。
*数据如有更改，恕不另行通知。
*Thunderbolt™3 和 Thunderbolt™4 的情况与 PCIe 和 DP 相同。
*图片仅供参考。