Easy-On FFC/FPC 连接器核心产品指南,适用于硬件接口标准》

			标准				MIPI D-PHY	МІРІ М-РНҮ	USB2.0	USB3.2 第 1 代	USB 3.2 第 2 代	USB 4第3代	HDMI 2.1	DisplayPort 1.4	Serial ATA 3.0	PCI Express 3.0	PCI Express 4.0	PCI Express 5.0
			阻抗 (Ω)				80 Ω 至 125 Ω	80 Ω至110 Ω	90 ± 15 Ω	90 ± 10 Ω	90 ± 10 Ω	85 ± 9 Ω	100 ± 10 Ω	100 ± 10 Ω	100 ± 15 Ω	85 ± 15 Ω	85 ± 12.5 Ω	85 ± 12.5 Ω
		升圧	时间 [皮秒	(%)]			100ps (20% 至 80%)	200ps (10%至90%)	400ps (20% 至 80%)	50ps (20% 至 80%)	40ps (20% 至 80%)	20ps (20%至80%)	200ps (10%至90%)	130ps (20% 至 80%)	70ps (20%至80%)	35ps (10% 至 90%)	19ps (20% 至 80%)	15ps (20% 至 80%)
问距 (mm)	图片	高度 (mm)	系列号	接触部位	最大可用频率 (GHz)	数据传 输率 (Gbps)	, , , , , , , , , , , , , , , , , , , 	(.573 <u>+</u> 5573)		_ ====,	(<u> </u>	(<u>-</u>	((_ 0.00 _ 0.000,	<u> </u>	(10/2 - 20/2)	(-033 <u>-</u> 0333)	<u> </u>
0.20		0.95	<u>504070</u>	顶部 底部	5 5	10 10	✓	✓ ✓	√ √				√ √	✓				
		1.00	502078	底部	5	10	✓	✓	✓									
0.25	Santana Maria	1.20	503300	顶部	5	10		✓	✓									
		0.75).75 <u>504754</u>	顶部 底部	10 5	20 10	✓ ✓	✓ ✓	✓ ✓	✓	✓		✓ ✓	✓ ✓	✓ ✓	✓		
		0.90	502250	顶部 底部	7	14 12	✓ ✓	✓ ✓	✓ ✓				✓ ✓	✓ ✓	√			
0.30		0.95	503566	底部	5	10	✓	✓	√				✓	✓	✓			
		0.95	504740	顶部 底部	5 5	10 10	✓ ✓	✓ ✓	✓ ✓				✓ ✓	✓	✓			
		1.15	502598	顶部 底部	5	10	✓	✓ ✓	✓ ✓									
0.40	The same of the sa	0.65	221377	顶部 底部	20 10	40	✓ ✓	✓ ✓	✓ ✓	√	√	√	✓ ✓	✓	√	✓	√	✓
0.40		2.00	220363	底部	6	12		✓	✓									
	Ammy	0.90	221378	顶部 底部	20 20	40 40	✓ ✓	✓ ✓	✓ ✓				✓ ✓	✓ ✓	✓			
		1.00	503480	顶部 底部	20 20	40 40	✓ ✓	✓ ✓	✓ ✓	~			✓ ✓	✓ ✓	✓ ✓	√	√	
0.50	13	1.20	51281	顶部	15	30	✓	✓	✓				✓					
0.00		1.20	51201	底部	10	20	✓	√	✓				✓	✓	✓			
		1.20	<u>54548</u>	底部	15	30	✓	✓	✓									
		1.20	<u>54550</u>	顶部	10	20	✓	✓	✓				✓	✓	✓			

Easy-On FFC/FPC 连接器核心产品指南,适用于硬件接口标准 >

			标准				MIPI D-PHY	МІРІ М-РНҮ	USB2.0	USB3.2 第 1 代	USB 3.2第 2代	USB 4第3代	HDMI 2.1	DisplayPort 1.4	Serial ATA 3.0	PCI Express 3.0	PCI Express 4.0	PCI Express 5.0
			阻抗 (Ω)					80 Ω至110Ω		90 ± 10 Ω	90 ± 10 Ω	85 ± 9 Ω	100 ± 10 Ω	100 ± 10 Ω	100 ± 15 Ω	85 ± 15 Ω	85 ± 12.5 Ω	85 ± 12.5 Ω
		升圧	时间 [皮秒	(%)]			100ps (20%至80%)	200ps (10%至90%)	400ps (20%至80%)	50ps (20%至80%)	40ps (20% 至 80%)	20ps (20% 至 80%)	200ps (10%至90%)	130ps (20%至80%)	70ps (20% 至 80%)	35ps (10%至90%)	19ps (20%至80%)	15ps (20%至80%)
间距	图片	高度 (mm)	系列号	接触部位	最大可用频率 (GHz)	数据传 输率 (Gbps)												
(mm)	_	(mm)			(GHZ)	(Gbps)												
		1.30	<u>51296</u>	底部	13	26	✓	✓	✓				✓					
		1.50	104267	底部	10	20		✓	✓									
		1.90	505110	底部	5	10		✓	✓									
		1.90	<u>505278</u>	底部	10	20	✓	✓	✓				✓					
		2.00	E2/12E	顶部	5	10			✓									
		2.00	52435		5	10												
	The same of the sa	2.00	<u>52437</u>	底部	5	10			✓									
	The state of the s	2.00	<u>52745</u>	顶部	5	10			✓									
	The state of the s	2.00	52746	底部	5	10			✓									
		2.00	<u>54104</u>	顶部	5	10	~	~	✓									
		2.00	54132	底部	5	10			✓									
0.50		3.75	<u>503908</u>	底部	20	40	✓	✓	✓	✓	✓		√	✓	✓			
	annu I			垂直	3		_	√	√									
	() () () () () () () () () ()	3.90	52559			6												
	The same of the sa	4.05	501951	垂直	5	10		√	√									
	Secretary.	4.10	78119	垂直	5	10		√	✓									
	W. W	4.10	78127	垂直	5	10		✓	✓									
		4.85	501864	底部	5	10		✓	✓									
		4.50		底部	20	40	✓	✓	✓				✓	✓	✓			
		5.60	200485	底部 (带 GND)	20	40	✓	~	✓				✓	✓	✓			
		4.50	200465	垂直	20	40	✓	✓	✓				✓	✓	✓			
		5.60		垂直 (带 GND)	20	40	✓	✓	✓				✓	✓				
	MILLIA	8.95	501786	垂直	5	10		✓	✓									

Easy-On FFC/FPC 连接器核心产品指南,适用于硬件接口标准 >

			标准				MIPI D-PHY	МІРІ М-РНҮ	USB2.0	USB3.2 第 1 代	USB 3.2 第 2 代	USB 4 第 3 代	HDMI 2.1	DisplayPort 1.4	Serial ATA 3.0	PCI Express 3.0	PCI Express 4.0	PCI Express 5.0
			阻抗 (Ω)				80 Ω至125Ω	80 Ω至110Ω		90 ± 10 Ω	90 ± 10 Ω	85 ± 9 Ω	100 ± 10 Ω	100 ± 10 Ω	100 ± 15 Ω	85 ± 15 Ω	85 ± 12.5 Ω	85 ± 12.5 Ω
		升压	时间 [皮秒	(%)]			100ps (20%至80%)	200ps (10%至90%)	400ps (20%至80%)	50ps (20%至80%)	40ps (20%至80%)	20ps (20% 至 80%)	200ps (10%至90%)	130ps (20%至80%)	70ps (20%至80%)	35ps (10%至90%)	19ps (20%至80%)	15ps (20%至80%)
间距 (mm)	图片	高度 (mm)	系列号	接触部位	最大可用频率 (GHz)	数据传 输率 (Gbps)												
	THE REAL PROPERTY.	1.90	200528	底部	15	30	✓	✓	✓				✓	✓	✓			
	- Marie	1.90	200529	底部	15	30	✓	✓	✓				✓	✓	✓			
	the same of the	2.70	52207	顶部	5	10		✓	✓									
1.00	The state of the s	3.00	52271	底部	5	10		~	√									
1.00	um 6	3.10	<u>52793</u>	顶部	10	20	✓	✓	✓				✓	✓	✓			
	1888 E	3.10	<u>52852</u>	底部	10	20	✓	✓	✓									
	-	5.10	<u>52808</u>	垂直	5	10	✓	✓	✓				✓	✓				
	m	5.75	52610	垂直	3	6			✓									
2.00		4.85	<u>505147</u>	底部	9	18	✓	✓	✓				✓	✓	✓			

[&]quot;*本图表是根据模拟结果制作的。是否符合标准,以各规格中的阻抗要求为基准。





^{*}请注意,连接器的阻抗值取决于客户的电路板设计,并且标准符合性可能因电路板设计而异。

^{*}连接器的 "可用频率" 由插入损耗开始超过 -3dB 的频率决定。数据传输率的计算方法是将本图表中的 "可用频率" 翻倍。

^{*}这些值未考虑回波损耗和串扰,但在评估连接器性能时必须考虑(除插入损耗之外)。

^{*}数据如有更改,恕不另行通知。

^{*}Thunderbolt™3 和 Thunderbolt™4 的情况与 PCIe 和 DP 相同。

^{*}图片仅供参考。