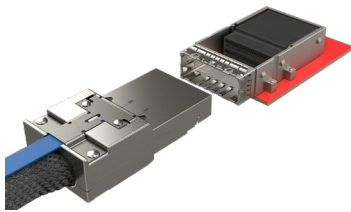


CDFP PCIe 第 6 代连接器系统

新一代 CDFP PCIe 第 6 代外置线缆系统可提供高达 64Gbps PAM-4 的高速数据传输率，满足 PCI Express (PCIe) 第 6 代标准，助力数据中心升级以满足 AI 机架间互联、计算快速链接 (CXL)、网络接口卡 (NIC)，以及磁盘阵列 (JBOD) 和闪存阵列 (JBOF) 存储设备等数据密集型应用的需求。



优势和特性

支持高达 64Gbps PAM-4，每个 16x 连接器 256Gbps 的高速数据传输速率
设计符合 PCIe 第 6 代标准，阻抗为 85-Ohm，可升级至 PCIe 第 7 代标准。

提升设计灵活性
连接器系统向后兼容之前的 zCD 产品；支持背靠背配置；提供各种电缆长度，最长达 2.0 米；支持 4x、8x 和 16x 配置，包括电缆分叉。

数据传输率	高达 64Gbps PAM-4，每个 16x 连接器 256Gbps
数据传输标准	PCIe 第 6 代（可升级到 PCIe 第 7 代）
外形尺寸	SFF-TA-1032
电路	120 个位置（16x 连接器）
电缆长度	0.5 至 2.0 米
工作温度	-40°C 至 +85°C

通过高密度应用降低空间需求
连接器外形紧凑，有 16 条通道，符合 SFF-TA-1032 标准。

提供增强的信号完整性
改进的屏蔽罩设计采用电磁干扰 (EMI) 弹簧弹片来帮助防止信号衰减。

市场和应用

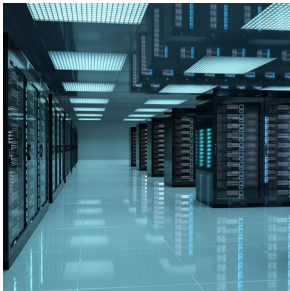
服务器和存储
AI 集群
CXL 2.0/3.0 交换和内存系统
PCIe 固态驱动器 (SSD) 存储设备
高性能计算系统
JBOD 存储阵列
JBOF 存储阵列

网络
企业计算系统
架顶式交换机
分离式 NIC

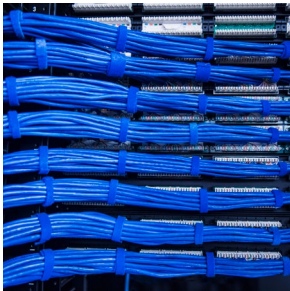
电信
核心交换机
路由器



AI 集群



企业计算系统



核心交换机

CDFP PCIe 第6代连接器系统 >

初步规格

参考信息

包装：盘状
设计单位：毫米
RoHS：是
不含卤素：是
符合灼热丝规范：是
外形规格标准：SFF-TA-1032
可与 zCD 连接器、CDFP PCIe Gen 6 连接器插配

电气

电压（最大值）：30V RMS/DC
电流（最大值）：1.0A
接触电阻：10 毫欧
耐电压：300V DC
绝缘电阻：100 兆欧

机械

屏蔽罩高：12.98 毫米
屏蔽罩宽：36.74 毫米
电缆长度：0.5 至 2.0 米
贴装方式：表面贴装技术
电路尺寸：120 个位置（16x 连接器）
耐用度（最大值）：250 次插拔

物理

晶圆外壳：高温热塑型塑料、玻璃填充 UL 94V-0
压铸外壳：镀镍锌合金
EMI 弹片：镀镍铜合金
电缆：29 AWG（数据）和 31 AWG（边带）
触点镀层：金
底层电镀：镍
PCB 厚度：1.35 毫米
工作温度：-40 到 +85°C